
2010.01.17 beugró

1. Melyik hexadecimális címeket fedi le? (Rajzon: A1, A3(negált),A4,A5,A6,A7,Io/M be van kötve egy NAND kapuba és a kimenetén pedig egy CS(negált) jel van.)

- F2, F3, F6, F7 (hexa)

2. Egy 8 bites szóhosszal (D7-D0) és 13 címbemenettel rendelkező memória áramkörnek mekkora a kapacitása, és melyik memóriatartományt foglalja el, ha a kezdőcím: 0C000H?

- 8kb, 0C000h-tól 0DFFF-ig

3. Milyen memóriának kell elhelyezkednie a 8085-ös mikroprocesszor alapú rendszerben a 0000H címmel kezdődő memóriatartományban RESET jel megjelenése után?

- ROM vagy EPROM (lényeg hogy nem írható, reset miatt)

4. Milyen következményekkel járhat, ha a bekapcsolás utáni inicializáló program szubrutinhívást tartalmaz a Stack Pointer kezdő értékét beállító utasítás előtt? Milyen értéket állítsunk be?

- Valami random helyen fog tárolódni a visszatérési cím, mivel még nincs definiálva a SP. Kellően nagy értéket kell neki beállítani, hogy legyen elég hely az adatnak is és a stack ne írjon bele (memó végére szokták tenni).

5. A 8085-ös egy kiviteli (OUT) periféria-írási ciklusban az AD7-AD0 kimenetein jeleníti meg a perifériacímet és az adatot is. Mikor van a sínen IO-cím és mikor adat?

- ALE jel lefutó éléig cím, utána adat.

6. ORG 2009h
DW 0ABCDh
DB 13h, 32
DS 2h

cím	adat (hexa)
2009	CD
200A	AB
200B	13
200C	20
200D	x (nem definiált)
200E	x

-
7. Milyen hatással lesz a 8085-ös alapú rendszerre, ha HALT állapotban az INTEFF=0 állapota mellett megszakítás érkezik TRAP esetben vagy RST 7.5 esetben?
- TRAP mindenképp érvényesül, nem maszkolható
 - RST 7.5 az INTE=0 miatt nem érvényesül.
-
8. 8085-ös mikroproci INTR bemenetére egy master és egy slave üzemmódban felprogramozott 8259-es megszakításvezérlő áramkör kapcsolódik (master IR4 bemenete van összekötve a slave INT kimenetével). Sorolja fel a rendszer azon elemeit, amelyekkel maszkolni lehet a slave IR6 bemenetére érkező megszakításkérést!
- Slave OCW-vel történő maszkolásával
 - Master IR4 maszkolásával (szintén OCW) // ebben az esetben a SLAVE összes IRx le lesz tiltva
 - DI // TRAPen kívül mindent letilt. nem csak IR6-t
-
9. Soros adatátvitel esetében hogyan történik az adó és a vevő áramkör szinkronizálása szinkron és aszinkron jellegű adatátvitel esetében?
- szinkron: SYNC karakterrel + órajellel
 - aszinkron: start bit(0), adatok (D0-tól kezdve!), paritásbit, stop bit (0, 1,5 vagy 2)
-
10. Sorolja fel azokat a feltételeket, amelyek megadhatók a feltétlen ugró utasítás esetében?
- a feltétlen az a **simá JMP** Ha feltételest akart írni, akkor zero (JZ), no zero (JNZ), parity even (JPE), parity odd (JPO), carry(JC), no carry(JNC), positive (JP), negative(JN).