

BSC MET vizsga, 2013.06.13. 10:15-11:15h, QBF13

- A) SiP megvalósítási lehetőségek, (legalább 3 féle) tulajdonságai piacra kerülés/tervezési idő, a költségek, komplexitás, performance, fogyasztás, stb. szempontokból.
- B) Hasonlítsa össze a két tanult processzor-architektúra típust (blokk-séma, előnyök, hátrányok)!
- C) Hasonlítsa össze a különböző HW reprezentációkat a piacra kerülés/tervezési idő, a költségek, komplexitás, performance, fogyasztás, stb. szempontokból.
- D) A digitális szimuláció időkezelése. Késleltetések, hátrányok.
- E) Elhelyezési és huzalozási algoritmusok. Pad-limited és Core-limited design.
- F) A tervező feladatai az ötlettől a sorozatgyártásig, szerepe a megrendelő és a gyártó között.