

A zh 10 feladatból állt, egyenként 10 pontos. 40%-tól van meg.

1 - CISC - RISC összehasonlítása megadott szempontok alapján, táblázatban. 1-2 szót kellett odaírni.

2 - Külső memória illesztés volt lerajzolva és feltettek kérdéseket róla (pl. max memóriacím, DATA/ADDR irányok). Mondatokban kellett válaszolni.

3 - Jelfeldolgozó egységgel kapcsolatosan kellett a, b és c válaszok közül eldönteni, melyik igaz rá.

4 - Egy assembly kód volt odaírva (BCD konverter) és róla feltett kérdésekre mondatokban válaszolni (pl. mit valósít meg, melyek a bemeneti/kimeneti változók, stb).

5 - Lebegőpontos számábrázolás: 2 szám volt (13.25 és -2010) és azokat kellett felírni (előjel, exp., mantissza) bináris és hexa formátumban. A megoldás menete is kellett, nem csak a végeredmény.

6 - Osztás, nem visszaalakítható: a megoldás menetét kellett leírni (konkrét példán bemutatni, $40:6=6(+4)$)

7 - Kvarcra, oszcillátorra feltett állításokról kellett megállapítani, melyek igazak (a, b és c válasz, de több is jó lehet)

8 - Igaz-hamis: állítások az assemblerrol, linkerrol, fordítóról, stb.

9 - 4 program volt ott leírva, nagyjából ugyanúgy néztek ki/ugyanazt csinálták és el kellett dönteni melyik alkalmazható két unsigned int és melyik két signed int összeadására. Volt kérdés az alkalmazott regiszterekkel kapcsolatosan is (melyikben tárolódik az egyik, melyikben a másik szám) // itt rámentek a CY és az OV közötti különbségekre

10 - Reset áramkör működési diagramja volt lerajzolva és a feltett kérdésekre kellett válaszolni (pl. milyen áramkör ez, Vres mit jelent //véres :), mit takar, hogy Output undefined)