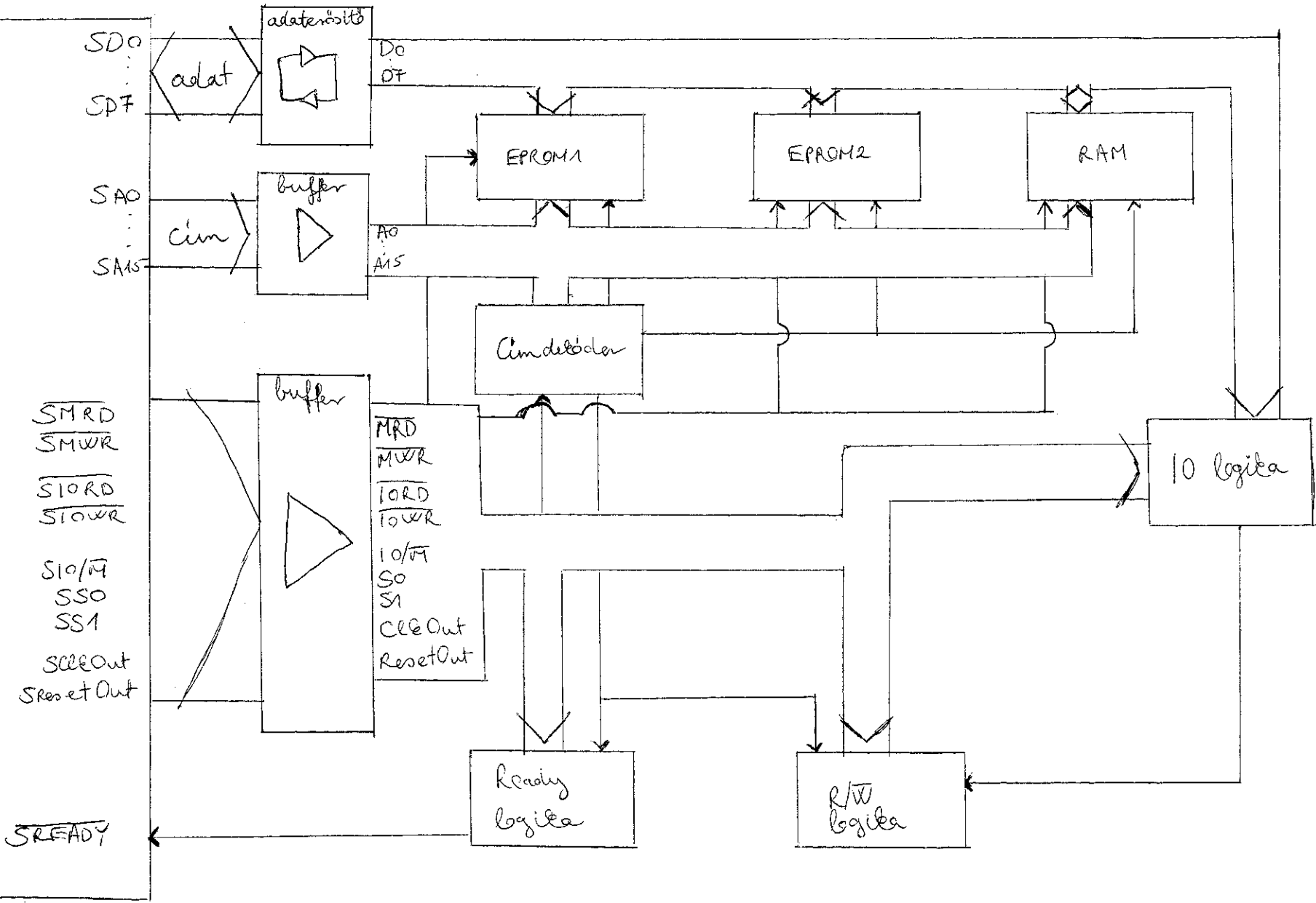


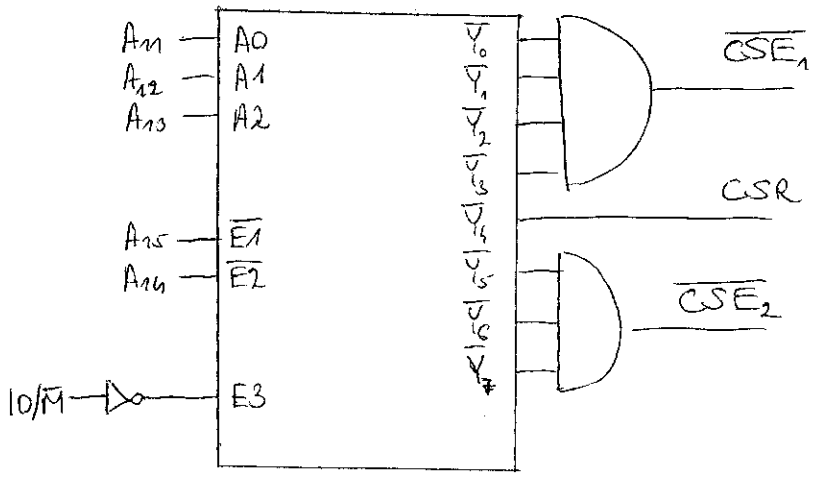
1/a



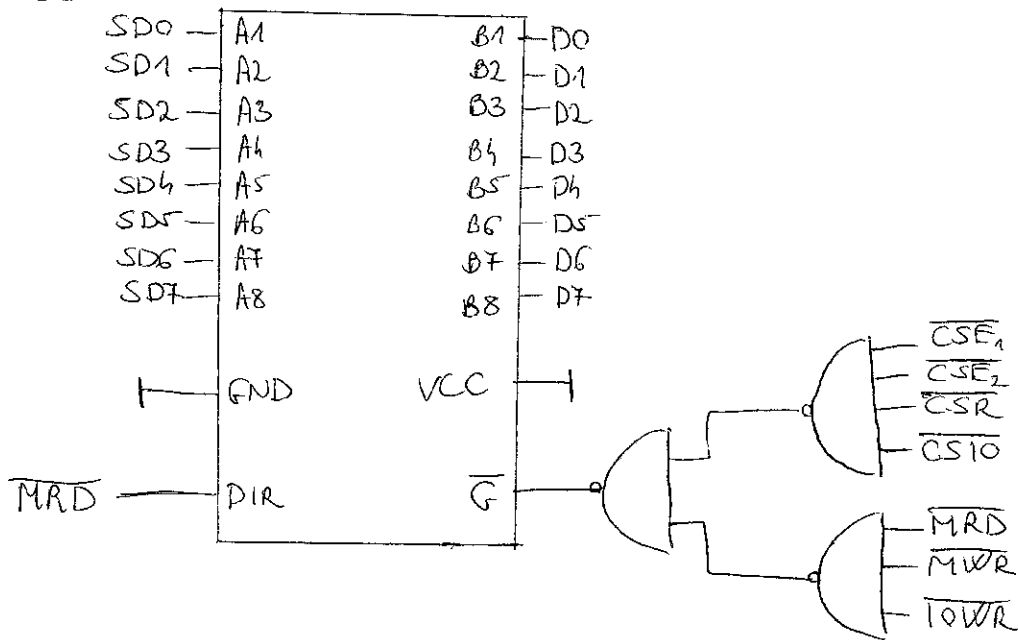
Contemporary

	A ₁₅	A ₁₄	A ₁₃	A ₁₂	A ₁₁	
3800	0	0	1	1	1	1FFF
3000	0	0	1	1	0	0FFF
2800	0	0	1	0	1	07FF
2000	0	0	1	0	0	03FF
1800	0	0	0	1	1	1FFF
1000	0	0	0	1	0	17FF
0800	0	0	0	0	1	0FFF
0000	0	0	0	0	0	07FF

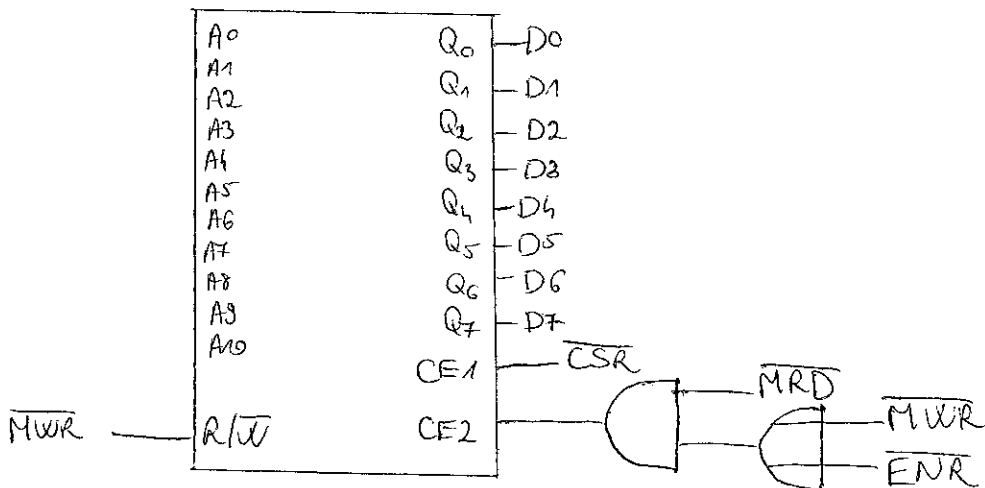
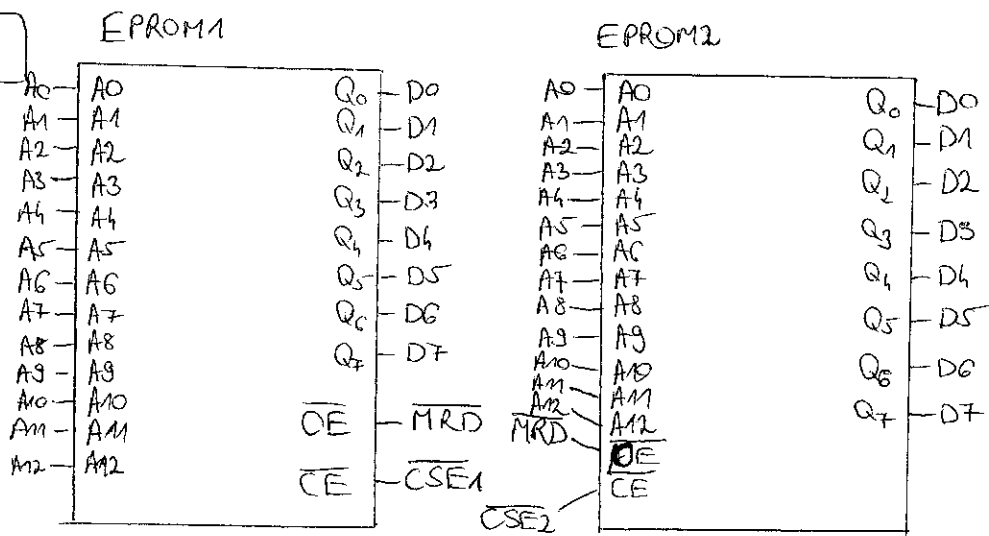
EPROM2 (addresses 3800-2800)
 RAM (addresses 2000-1800)
 EPROM1 (addresses 1800-0000)



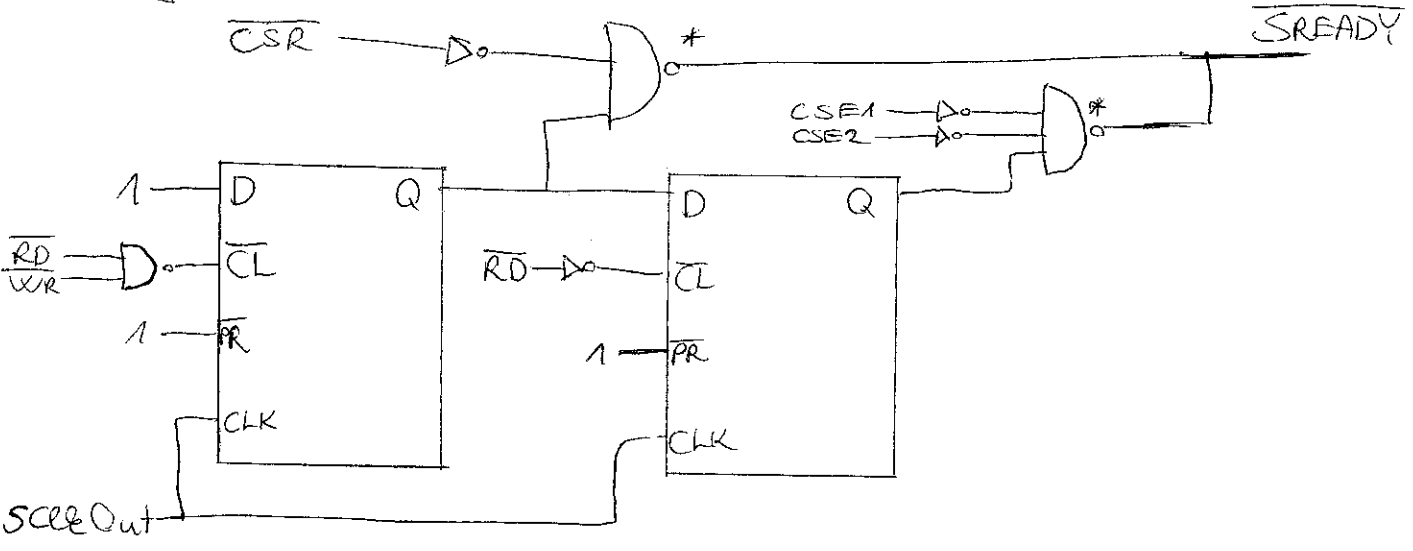
1/c



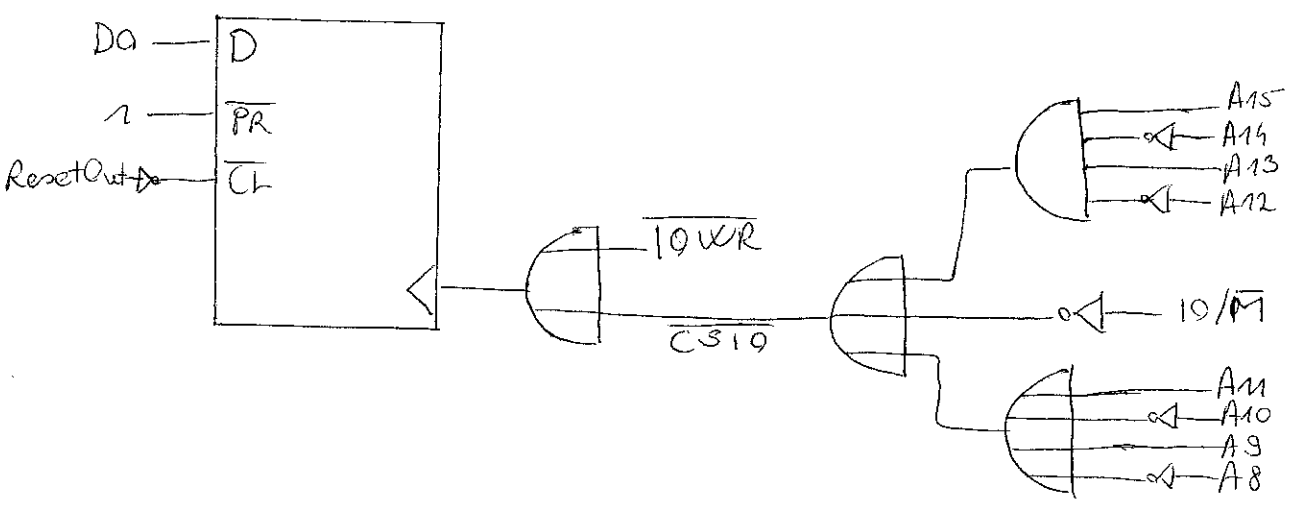
1/d



1/e



1/r



KITOLT: PUSH PSW;regiszterek mentése stackbe

PUSH H

MOV A,B;vizsgálat, hogy a hossz nulla-e

ORA C

JZ BC0;hossz nulla, hiba van

CIKL1: MOV A,E;cím alsó byte akkumulátorba másolása

RLC;balra forgatás eggyel

STAX D;hl memóriacímre kiírjuk az akkumulátort

INX D;címet növeljük

DCX B;hosszt csökkentjük

MOV A,B

ORA C

JNZ CIKL1;megvizsgáljuk hogy a hossz nulla-e, ha nem, folytatjuk a ciklust

BC0: POP H

POP PSW;mentett regiszterek visszaállítása

RET;szubrutinból visszatérés

ELLENOR:MOV A,B

ORA C

JZ SETCY;hossz ellenőrzése

PUSH H;hl stackbe mentése

LXI H,0;hibaszám nullázás

PUSH D;kezdőcím a stackbe

XCHG;HL<->DE

CIKL2: MOV A,L;cím alsó byteja akkuba másolása

RLC;balra forgatás

CMP M;akkumulátor és HL címen lévő byte összehasonlítása

JZ NOERROR;ha zero flag=1, nem volt hiba

POP PSW;hiba volt, stacken lévő felső címet eldobjuk

PUSH H;jelenlegi címet beírjuk

INX D;hibaszámon növeljük

NOERROR: DCX B;hosszt csökkentjük

INX H;címet növeljük

MOV A,B

ORA C

JNZ CIKL2;hosszt ellenőrizzük, hogy nulla-e

POP H;utolsó hibás cím a HL-be

XCHG;regiszterek visszacserélése

MOV A,H

ORA L;a hibák számát vizsgáljuk a carry beállításához

STC;CY=1

JZ SETCY

CMC;CY=-CY

SETCY: RET;szubrutinból visszatérés

```

SOD1 EQU 11000000B
SOD0 EQU 01000000B
W EQU 140
    LXI D, 2000h;ram ellenőrzéshez kezdőcím
    LXI B, 7FF;hossz
WAITFOR1: RIM;IT maszk beolvasás
    ANI 10000000B;bitmaszkolás
    JZ WAITFOR1;várunk SID=1-re
WAITFOR0: RIM
    ANI 10000000B
    JNZ WAITFOR0; várunk SID=0-ra, itt lesz 1->0 átmenet
    MVI A, 0
    OUT 55h;írásvédettséget megszüntetjük
    MVI A, SOD1
    SIM; IT maszk beállítás, SOD=1
    MVI B, W;140-szer kell futnia a ciklusnak a megfelelő impulzus szélességhez
WAITCIKL1: DCR B;ciklusváltozó csökkentése
    JNZ WAITCIKL1;ha nem nulla, még futnia kell a ciklusnak
    MVI A, SOD0
    SIM;SOD=0
    CALL KITOLT
    CALL ELLENOR
    MVI A, SOD1
    SIM;SOD=1
    MVI B, W
WAITCIKL2: DCR B
    JNZ WAITCIKL2
    MVI A, SOD0
    SIM;SOD=0
    HLT;program vége, processzor halt állapotba

```

Le kell írni, hogy jött ki az a bizonyos w=140.

- EPROM 2 WAIT-tel jár
- DCR: 6 fázis
- JNZ: $3 \cdot (3+2) + 1 = 16$ fázis

22 fázis

f=3,072 MHz