

Kis segítség a teszthez. A válaszok helyességéért felelősséget nem vállalok!

Neumann-alapelvek megfelelő rendszerekre igaz

| | | |
|----|---|--|
| 1 | Decimális aritmetikai egység van a CPU-ban | |
| 2 | Az utasítást memóriában tárolja, az adatokat perifériából kapja | |
| 3 | Az utasításhoz és az adathoz külön-külön cím- és adatbusz tartozik | |
| 4 | Az utasításokat és az adatokat bináris formában tárolja | |
| 5 | Az utasításokat és az adatokat az op. memóriában csak a program algoritmusá különbözteti meg | |
| 6 | Indexelt címzésnél az effektív címet az utasításban lévő címrészből és egy regiszter tartalmából állítja elő | |
| 7 | Indirekt memória címzésnél az utasítás címrésze a következő utasítást tartalmazó memóiahelyre mutat. | |
| 8 | A stack frame (verem keret) alkalmazásakor a bemenő paraméterek és a lokális változók címzésére a keretben bázis-relatív címzés alkalmaznak. | |
| 9 | A stack frame szubrutinokat (függvényeket) megvalósító algoritmusok elejét és végét jelöli ki a memóriában | |
| 10 | Négycímes utasításkészlet esetén a program következő utasítását az éppen végrehajtott jelöli ki | |
| 11 | Kétcímes utasításkészlet esetén az eredmény mindig az akkumulátorban képződik | |
| 12 | Kétcímes utasításkészlet esetén mindig kell vezérlésátadó (ugró) utasítás | |
| 13 | Bázisregiszteres memória címzésnél az utasítás címrésze a következő utasítást tartalmazó memóiahelyre mutat | |
| 14 | A RISC processzoroknál egy ciklus alatt végrehajtható utasításokat használnak, mert ez elősegíti a pipe-line szervezését. | |
| 15 | A stack frame alkalmazása esetén a szubrutinok (függvények) lokális változóinak mindig a szubrutint hívó program foglal helyet | |
| 16 | A be és kimenő adatokat a gyorsabb elérés érdekében az aritmetikai-logikai (ALU) egységben tárolja. | |
| 17 | Pipe-line alkalmazásakor az egymás után következő négy utasítás azonos típusú részműveleteit (pl.: négy fetch, négy dekód. stb.) azonos időpillanatokban dolgozzák fel. | |
| 18 | Multitaskos rendszereknél a fizikai és a virtuális processzor összerendelését a koprocesszor végzi. | |
| 19 | A stack frame (verem keret) alkalmazásakor a bemenő paraméterek helyének felszabadítása (keret lebontása) mindig a függvényt hívó program feladata. | |

Igaz hamis

| | |
|--|--|
| Multitaskos rendszernél a taskok állapotát leíró információt taskváltáskor menteni, illetve cserélni kell. | |
| Multiprocesszoros rendszereknél, statikus feladat hozzárendelés esetén, egy adott feladatot mindig ugyanaz a processzor lát el. | |
| A nyolcbites SCSI interfészre max 8 db egység (host és target) kapcsolódhat, az információ cserében résztvevő egységet a host jelöli ki egy szelekciós fázisban. | |
| A logikai I/O kezelés esetén a közvetlen input-output műveleteket az operációs rendszer végzi. A felhasználó csak op.-rendszer hívásokon keresztül érheti el ezeket. | |
| Azonos fluxusváltási sűrűséget feltételezve MFM kódolással kétszer annyi adat tárolható, mint FM kódolással. | |
| Szoft szektor szervezésnél speciális jelzések előállítására előre definiált módon megsértik a kódolási szabályt. | |

A 368/486 **lapleíró** bejegyzés

| | |
|--|--|
| A lap (lineáris-)kezdőcíme | |
| A lokális leírotábla kezdőcíme | |
| A lap tartalma be van töltve az op.tárba (present) | |
| Privilegiumszint | |
| A lap hossza | |
| Hozzáfértek a laphoz | |
| A lap fut | |
| Aktív lapok száma | |
| A (lap)könyvtár tábla kezdőcíme | |
| A szegmens leírotábla kezdőcíme | |

A 368/486 **szegmensleíró** bejegyzés

| | |
|--|--|
| A lap (lineáris-)kezdőcíme | |
| A szegmens fut | |
| A szegmenst tartalmazó swap-file neve | |
| Privilegiumszint (CPL) | |
| A szegmens hossza | |
| Aktív lapok száma | |
| A szegmens típusa | |
| A szegmens leírotábla kezdőcíme | |
| A jelenlét (present) jelzőbit | |
| A globális/lokális leírotáblát jelző (T) bit | |

RISC-alapelvek

| | |
|--|--|
| Mikroprogramozott vezérlő egységet tartalmaz | |
| Az utasítást memóriában tárolja, az adatokat perifériából kapja | |
| Az utasításhoz és az adathoz külön-külön cím- és adatbusz tartozik | |
| Az utasításokat és az adatokat bináris formában tárolja | |
| Külön adatbusszal és címbusszal rendelkezik | |

Multitaskos rendszerek

| | |
|--|--|
| Minden taskhoz egy külön fizikai processzor tartozik | |
| A processzor taskkváltáskor hardveresen menti a task teljes állapotát | |
| Az i386/486 processzornál minden taskhoz külön lokális szegmensleíró tábla tartozhat | |
| A virtuális és fizikai processzorok időbeli összerendelését ütemező algoritmus végzi | |
| Az egyes taskok ütemezését szoftver végzi | |

Milyen kivételes állapotot okoz az az eset, amikor a processzor „page not present” bejegyzést talál a lapleíróban?

| | | | |
|----------|----------|----------|---------|
| A, abort | B, fault | C, reset | D, trap |
|----------|----------|----------|---------|

A szokásos formátumú floppy-lemez egy szektora két részből áll, az azonosítómezőből (identification field) és az adatmezőből (data field).

| | |
|--|--|
| A szektor azonosító- és adatmezőjében is van hibaellenőrző kód (CRC) | |
| A szektornak csak az adatmezőjében van hibaellenőrző kód (CRC) | |
| Adat írásakor a szektor azonosító mezőjét is újraírják | |
| Nem csak a szektor közt, hanem a szektoron belül is van egy „gap” | |
| Az adatmező hosszára vonatkozó információ az adatmező elején található | |
| Az azonosítómező tartalmazza a sáv és a szelektor sorszámát | |