

Kis segítség a teszthez. A válaszok helyességéért felelősséget nem vállalok!

Neumann-alapelvek megfelelő rendszerekre igaz

1	Decimális aritmetikai egység van a CPU-ban	H
2	Az utasítást memóriában tárolja, az adatokat perifériából kapja	H
3	Az utasításhoz és az adathoz külön-külön cím- és adatbusz tartozik	H
4	Az utasításokat és az adatokat bináris formában tárolja	I
5	Az utasításokat és az adatokat az op. memóriában csak a program algoritmusá különbözteti meg	I
6	Indexelt címzésnél az effektív címet az utasításban lévő címrészből és egy regiszter tartalmából állítja elő	I
7	Indirekt memória címzésnél az utasítás címrésze a következő utasítást tartalmazó memóiahelyre mutat.	H
8	A stack frame (verem keret) alkalmazásakor a bemenő paraméterek és a lokális változók címzésére a keretben bázis-relatív címzés alkalmaznak.	I
9	A stack frame szubrutinokat (függvényeket) megvalósító algoritmusok elejét és végét jelöli ki a memóriában	H
10	Négycímes utasításkészlet esetén a program következő utasítását az éppen végrehajtott jelöli ki	I
11	Kétcímes utasításkészlet esetén az eredmény mindig az akkumulátorban képződik	H
12	Kétcímes utasításkészlet esetén mindig kell vezérlésátadó (ugró) utasítás	
13	Bázisregiszteres memória címzésnél az utasítás címrésze a következő utasítást tartalmazó memóiahelyre mutat	H
14	A RISC processzoroknál egy ciklus alatt végrehajtható utasításokat használnak, mert ez elősegíti a pipe-line szervezését.	I
15	A stack frame alkalmazása esetén a szubrutinok (függvények) lokális változóinak mindig a szubrutint hívó program foglal helyet	H
16	A be és kimenő adatokat a gyorsabb elérés érdekében az aritmetikai-logikai (ALU) egységben tárolja.	H
17	Pipe-line alkalmazásakor az egymás után következő négy utasítás azonos típusú részműveleteit (pl.: négy fetch, négy dekód. stb.) azonos időpillanatokban dolgozzák fel.	H
18	Multitaskos rendszereknél a fizikai és a virtuális processzor összerendelését a koprocesszor végzi.	H
19	A stack frame (verem keret) alkalmazásakor a bemenő paraméterek helyének felszabadítása (keret lebontása) mindig a függvényt hívó program feladata.	H

Igaz hamis

Multitaskos rendszernél a taskok állapotát leíró információt taskváltáskor menteni, illetve cserélni kell.	I
Multiprocesszoros rendszereknél, statikus feladat hozzárendelés esetén, egy adott feladatot mindig ugyanaz a processzor lát el.	I
A nyolcbites SCSI interfészre max 8 db egység (host és target) kapcsolódhat, az információ cserében résztvevő egységet a host jelöli ki egy szelekciós fázisban.	I
A logikai I/O kezelés esetén a közvetlen input-output műveleteket az operációs rendszer végzi. A felhasználó csak op.-rendszer hívásokon keresztül érheti el ezeket.	I
Azonos fluxusváltási sűrűséget feltételezve MFM kódolással kétszer annyi adat tárolható, mint FM kódolással.	I!
Szoft szektor szervezésnél speciális jelzések előállítására előre definiált módon megsértik a kódolási szabályt.	I

A 368/486 lapleíró bejegyzés

A lap (lineáris-)kezdőcíme	I
A lokális leírotábla kezdőcíme	H
A lap tartalma be van töltve az op.tárba (present)	I
Privilegiumszint	I
A lap hossza	H
Hozzáfértek a laphoz	I
A lap fut	
Aktív lapok száma	
A (lap)könyvtár tábla kezdőcíme	H
A szegmens leírotábla kezdőcíme	H

A 368/486 szegmensleíró bejegyzés

A lap (lineáris-)kezdőcíme	I
A szegmens fut	H
A szegmenst tartalmazó swap-file neve	H
Privilegiumszint (CPL)	I
A szegmens hossza	I
Aktív lapok száma	H
A szegmens típusa	I
A szegmens leírotábla kezdőcíme	H
A jelenlét (present) jelzőbit	I
A globális/lokális leírotáblát jelző (T) bit	I

RISC-alapelvek

Mikroprogramozott vezérlő egységet tartalmaz	H
Az utasítást memóriában tárolja, az adatokat perifériából kapja	H
Az utasításhoz és az adathoz külön-külön cím- és adatbusz tartozik	H
Az utasításokat és az adatokat bináris formában tárolja	I
Külön adatbusszal és címbusszal rendelkezik	I

Multitaskos rendszerek

Minden taskhoz egy külön fizikai processzor tartozik	H
A processzor taskkváltáskor hardveresen menti a task teljes állapotát	H
Az i386/486 processzornál minden taskhoz külön lokális szegmensleíró tábla tartozhat	I
A virtuális és fizikai processzorok időbeli összerendelését ütemező algoritmus végzi	I
Az egyes taskok ütemezését szoftver végzi	I

Milyen kivételes állapotot okoz az az eset, amikor a processzor „page not present” bejegyzést talál a lapleíróban?

A, abort	B, fault	C, reset	D, trap
----------	-----------------	----------	---------

A szokásos formátumú floppy-lemez egy szektora két részből áll, az azonosítómezőből (identification field) és az adatmezőből (data field).

A szektor azonosító- és adatmezőjében is van hibaellenőrző kód (CRC)	I
A szektornak csak az adatmezőjében van hibaellenőrző kód (CRC)	H
Adat írásakor a szektor azonosító mezőjét is újraírják	H
Nem csak a szektor közt, hanem a szektoron belül is van egy „gap”	I
Az adatmező hosszára vonatkozó információ az adatmező elején található	H
Az azonosítómező tartalmazza a sáv és a szelektor sorszámát	I