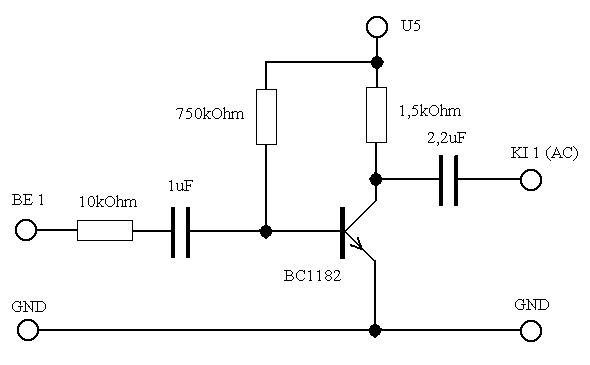
**A mérés tanulságai és  
pár tipikus hiba**

**Ha hibát találsz, vagy valami komplikált résszel még szívesen kiegészítenéd a kidolgozást, akkor töltsd le bátran a .doc verziót, egészítsd ki, majd töltsd fel a fálj új verziójaként a módosításokat!**

**1. Feszültség erősítés számítása:**



Au számításánál még van egy bemeneti leosztás a bázis oldalon az RB1=10 kΩ elleállás és a fokozat bemeneti ellenállás között!

Így végül a helyes képlet:

Ahol:

β - földelt emitteres áramerősítési tényező

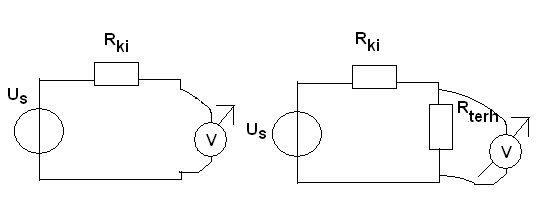
rd - differenciális ellenállás (rd=Ut/IE ) és az (1+β) azért kell, hogy átszámítsuk a bázis oldalra

Ezekkel az adatokkal kijön, hogy a feszültség erősítés nagyságrendileg mínusz 40-50 között van és nem egy nagyságrenddel nagyobb szám, mint amikor lehagyjuk a bemeneti leosztást.  
Mérésen hasonlókat mér az ember.

**A méréshez – h11 és h21 paraméterek mérése:**

Adottak az uBE=h11\*iB+h12\*uCE és iC=h21\*iB+h22\*uCE. Ha a kimenetet váltóáramú földre kötjük(uCE=uki) egy kondenzátor segítségével (JP8), akkor csak uBE=h11\*iB fog maradni. Ekkor uBE már ismert, kell még iB, ami a 10k-s és 750k-s ellenállásokon fog folyni. Mivel iB áramnak a döntő többsége a 10k-s ellenálláson fog esni, ezért elég, ha úgy vesszük, hogy iB=(Ube1-UB)/10kOhm. A h21-hez pedig azzal az elhanyagolással élhetünk, hogy h22 10^-5-es nagyságrendű és uki-val is csak körülbelül 10^-5-es nagyságrendű hibát fog létrehozni maximum, így elhanyagoljuk. Ilyenkor vegyétek ki a JM8-ról az összekötést! Ez után iC számolható úgy, hogy mennyi feszültség esik az ellenálláson osztva az ellenállás értékével, iB meg már ismert az előző mérésieredményből.

**2. Kimeneti ellenállás számítása:**

****

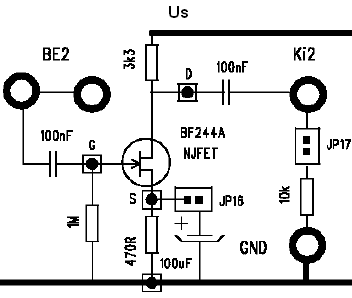
Sok gond szokott lenni ezzel is. Kimeneti ellenállást úgy lehet mérni, hogy megmérjük az üresjárási feszültséget (1. ábra) ekkor jó közelítéssel Us-t mérjük, mivel hogy a Voltmérő nagy ellenállása miatt gyakorlatilag az összes feszültség rajta esik.

Aztán terhelést akasztunk az eszközre. Ekkor a terhelő ellenálláson esik valamekkora Uk feszültség, amiből már számolható a kimeneti ellenállás.

Tehát:

Innen:

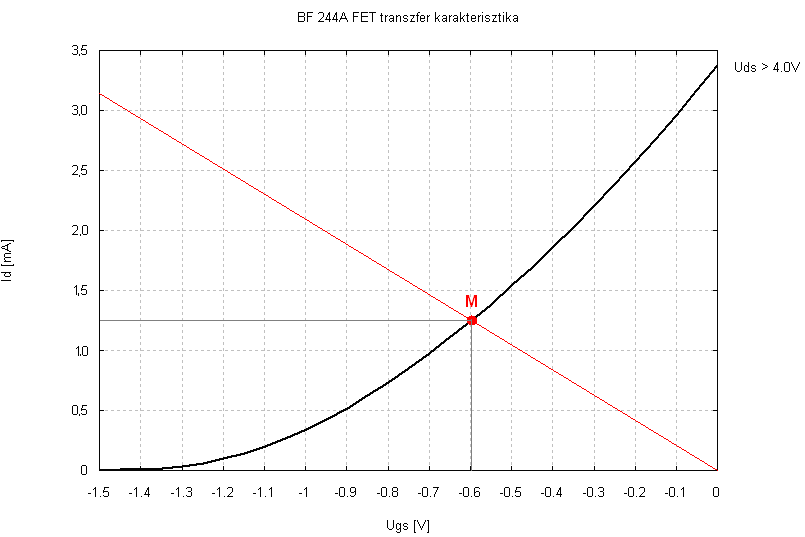
**3. JFET munkapont beállítása:**

****

A Gate bal oldalán egy kondenzátor van, tehát erre nem folyhat egyenáram, jobb oldalán egy FET (a nevében is benne van, hogy feszültség és nem áram vezérelt) erre sem folyik áram, így gyakorlatilag az 1M ellenálláson sem folyik áram (csomóponti törvény). Ezek szerint az 1M ellenállás két oldalán azonos a potenciál, tehát a Gate-pont földön van.

Ha a FET-en Id áram folyik, akkor a Source-pont feszültsége pontosan  
Usource = Id \* Rs, ahol Rs = 470 Ohm. Ha Id = 0, akkor a Source pont feszültsége 0 Volt, de ebben az esetben Ugs = 0 V, ami a transzfer karakterisztika alapján nem nulla Id-t eredményez. Ha az Id = 0 pontot próbálnánk leolvasni a karakterisztikáról az az   
Ugs = -1.5 V-hoz tartozna, ebben az esetben viszont (Ug = 0 V) Usource = 1.5V adódna ami azt feltételezi, hogy a Drain áram 1.5 V feszültséget hozott létre a 470 Ohmos ellenálláson.

Tranziens viselkedésben kezdetben Usource = 0, erre megindul a Drain áram ami csökkenti Ugs-t ezáltal a drain áramot ez növeli a Ugs-t, és egy idő után beáll a munkapont. Tehát azt a pontot keressük ahol Id pont annyi, hogy annyi Usource feszültséget ejtsen a 470 Ohmos ellenálláson, hogy az Ugs akkora legyen, amely a már előbb említett Drain áramhoz tartozik. Azaz a munkapont kielégíti a Transzfer karakterisztikát és a munkaponti egyenest, amit úgy kapunk, hogy összekötjük az (Ugs = 0, Id=0) és az (Ugs = -1.5, Id = 1.5/470 ≈ 3.2mA) pontokat.



Így a kapott pontban Ugs = -0,6V és Id=1.25mA

Uds a bipoláris tranzisztoroknál már megismert képlet alapján számolható.

Nálam Us = 18V

